

SEGGER e Cadence uniscono gli sforzi per aggiungere al J-Link il supporto nativo per i core Cadence Tensilica

Monheim am Rhein, Germania – 4 Ottobre, 2022

SEGGER, società leader nella fornitura di librerie software, strumenti di sviluppo, debugger e programmatori per le flash, ha annunciato oggi il supporto nativo tramite il programmatore e debugger J-Link di istanze selezionate di proprietà intellettuali di processori (processor IP) di Cadence, una famiglia di controllori e DSP configurabili ed estensibili.

I core Tensilica di Cadence supportati nella prima fase sono il Tensilica Xtensa LX7, vari DSP HiFi (HiFi 4, HiFi 3z, HiFi 3, e HiFi 1) e anche il DSP Tensilica Fusion F1. Le revisioni hardware più recenti di tutti i modelli commerciali del J-Link della SEGGER (J-Link BASE, J-Link PLUS, J-Link ULTRA+, e J-Link PRO) ora supportano il download dei dati ad alta velocità e il debugging di questi core attraverso le porte JTAG e SWD.

“Il J-Link della SEGGER è la linea di strumenti per il debug più utilizzata sul mercato”, ha dichiarato Ivo Geilenbruegge, Amministratore Delegato di SEGGER.

“Il J-Link ha apportato grande valore al processo di sviluppo dei sistemi embedded, per oltre 15 anni. Le sue ineguagliate prestazioni, le molteplici funzionalità, il gran numero di CPU supportate e la compatibilità con gli ambienti di sviluppo più diffusi... tutte queste cose rendono il J-Link una scelta imbattibile. Siamo felici di aggiungere proprietà intellettuali Tensilica di Cadence alla lista dei dispositivi supportati.”

“Il processo di integrare crescente intelligenza nei sistemi comporta che sempre più microcontrollori e System-on-Chip contengano le nostre proprietà intellettuali di CPU e DSP di Tensilica”, ha detto George Wall (Group Director of Product Marketing di Cadence per le proprietà intellettuali dei processori Tensilica Xtensa). “La nuova implementazione di SEGGER ci consente di utilizzare il GDB Server per il J-Link come driver nativo nel nostro ambiente di sviluppo integrato (IDE) Tensilica Xplorer, migliorando sensibilmente le prestazioni. Come conseguenza, i clienti saranno in grado di effettuare il debug del loro firmware che gira sui core Tensilica molto più velocemente.”

Il supporto per i core Tensilica di Cadence sono stati già aggiunti al pacchetto software per il J-Link che è disponibile nella sezione download del sito della SEGGER.





Per maggiori informazioni sul J-Link potete visitare:

<https://www.segger.com/products/debug-probes/j-link/>

###

Informazioni su SEGGER

SEGGER Microcontroller GmbH vanta tre decenni di esperienza nei sistemi embedded, producendo un [RTOS all'avanguardia](#), [librerie software](#), i [programmatori e debugger J-Link & J-Trace](#), una [linea di programmatori in-system per la produzione](#) e [tool di sviluppo software](#).

La soluzione tutto-in-uno [emPower OS](#) include un sistema operativo real-time con uno spettro completo di librerie software per la comunicazione, la sicurezza, la compressione e la memorizzazione persistente dei dati e molto altro. L'adozione di emPower OS reca un vantaggio agli sviluppatori che possono così beneficiare dei decenni di esperienza di SEGGER nel settore.

Il software professionale per lo sviluppo embedded e i tool a corredo sono progettati per la semplicità, ottimizzati per i sistemi embedded e coadiuvano nell'intero processo di sviluppo di un sistema embedded attraverso strumenti dal prezzo abbordabile, di alta qualità, flessibili e semplici da utilizzare.

La società è stata fondata da Rolf Segger nel 1992, è privata ed è in costante crescita. SEGGER ha anche un ufficio negli USA nell'area di Boston e filiali presso Silicon Valley, Shanghai, il Regno Unito, oltre a distributori nella maggior parte dei Continenti, il che rende l'intera linea di prodotti SEGGER disponibile in tutto il Mondo.

Per maggiori informazioni su SEGGER, visitate: www.segger.com.

Perché SEGGER?

In breve, SEGGER ha un'offerta completa di strumenti per lo sviluppo di sistemi embedded, offre supporto per l'intero processo di sviluppo e ricopre da decenni il ruolo di "Esperto dell'Embedded".

In aggiunta a ciò, il software della SEGGER non è soggetto a licenze open-source o che ne richiedano l'attribuzione e può essere integrato in qualsiasi sistema commerciale o proprietario, senza l'obbligo di pubblicare l'insieme dei sorgenti.

Infine, SEGGER offre stabilità in un'industria spesso volatile, dimostrandosi un partner affidabile sul lungo periodo.

Per maggiori informazioni: www.segger.com

Contatto:

Dirk Akemann

Marketing Manager

Tel: +49-2173-99312-0

E-mail: info@segger.com



Pubblicato per conto di:

SEGGER

Microcontroller GmbH

Ecolab-Allee 5
40789 Monheim am Rhein
Germany

www.segger.com

SEGGER

Microcontroller Systems LLC

Boston area
101 Suffolk Lane
Gardner, MA 01440
United States of America

Silicon Valley

Milpitas, CA 95035, USA

United States of America

www.segger.com

SEGGER

Microcontroller China Co., Ltd.

Room 218, Block A,
Dahongqiaoguoji
No. 133 Xiulian Road
Minhang District, Shanghai 201199
China

www.segger.cn

All product and company names mentioned herein are the trademarks of their respective owners. All references are made only for explanation and to the owner's benefit.